



Apellido y Nombres	Legajo	Calificación

1. Explicar como se compone el sistema de interrupciones de un procesador IA-32.
 - a) ¿Cuántas fuentes de interrupción existen de acuerdo con su origen?
 - b) ¿Como organiza el procesador la identificación y vectorización de cada interrupción acorde con la fuente de la misma?.
 - c) Como se maneja la pila durante la vectorización de acuerdo con el nivel de privilegio en el que ejecuta la tarea al momento de su interrupción?
 - d) ¿Cuántas clases de excepciones hay?¿Cuales son las diferencias que existen entre cada clase de excepción?

2. Explique como es el tratamiento jerárquico de la memoria que tiene un procesador IA-32, partiendo del cache L1, hasta la memoria virtual.
 - a) ¿que tecnología de memoria hay en cada nivel y cual es su tamaño y tiempo de acceso promedio?
 - b) Metodologías de coherencia de información en los diferentes niveles de la jerarquía cuando el procesador escribe una dirección de memoria.
 - c) Explique el proceso que lleva a cabo el procesador para traducir una dirección dada por los registros ES:EDI en el número que sale por los terminales de address.
 - d) Como se lleva a cabo el proceso de intercambio con la memoria virtual.

3. Escriba un código capaz de escuchar pedidos por tres ports TCP al mismo tiempo en un solo proceso

4. Arquitectura de procesadores Explicar en detalle el funcionamiento de un Procesador con Ejecución fuera de orden.