

## SEBASTIÁN VERRASTRO

**Máster en Administración de Negocios**, Universidad Argentina de la Empresa (2010)  
**Ingeniero Electrónico**, UNIVERSIDAD TECNOLÓGICA NACIONAL, FRBA (2005)

**2010:** Pre seleccionado al **Premio Iberoamericano a la Innovación y el Emprendimiento**.

**2009:** Ganador concurso **Innovar 2009**, rubro *Innovaciones en el Agro*.

**2009:** La Computadora de Abordo, desarrollada por Aliasing, ganó el 2do premio en la categoría *Agricultura de Precisión*, otorgado por el **Centro Internacional de Innovación en Tecnología Agropecuaria**, "C.I.T.A.", publicado en la siguiente página web <http://www.citaonline.com.ar/nota.asp?did=181>

**2008:** Participación en el concurso **NAVES 2008**, habiendo alcanzado la segunda etapa de selección.

**2007: Ganador 2° Premio SHELL - ACDE "Desafío Joven"**, al mejor plan de negocios por empresa de electromedicina.

**2007:** Preseleccionado y expositor en **INNOVAR 2007**.

**Desde 2010 :** Ayudante de 1ra. de la materia: Proyecto Final en UTN-FRBA.

**2010:** Coordinación y orientación a aspirantes al premio Shell – ACDE.

**2000 a 2002:** Ayudante de 2da. de la materia: Análisis de Señales y Sistemas en UTN-FRBA, con publicación de material didáctico y Guías de Trabajos Prácticos.

Becario en el grupo de investigación "**Inteligencia Artificial y Robótica – GIAR**" UTN-FRBA, 2005 a 2006. Desarrollo de prácticas de Inteligencia Artificial aplicadas a la Robótica utilizando la plataforma de programación Visual Studio .NET. Material Didáctico: publicación de trabajos.

Becario en el grupo de investigación "**Inteligencia Artificial – GIA**" UTN-FRBA, 2001. Desarrollo de un *Controlador del Perfil de Temperatura de un Horno de Cinco Secciones*, implementado utilizando técnicas de Control Difuso.

Becario en el grupo de investigación "**Procesamiento de Señales – DSP**" UTN-FRBA, 2001. Desarrollo de proyectos para audio con procesadores digitales de señales de la familia 56300 de Motorola.

Publicación con Referato: "**Controlador difuso multivariable del perfil de temperatura de un horno**", López Amado, D.; García, D.; Davico, L.; Verrastro, S.; XI RPIC, Río Cuarto, 9/2005.

Presentaciones en Reuniones Científicas: "**Investigación Inteligencia Artificial y Robótica con visual studio .NET**", 1° Feria de Proyectos UTN-FRBA – Bs. As. – Año 2005. "**Demostración de Ingeniería Robótica con visual studio .NET**", Microsoft Argentina – Bs. As. – 22 y 23 de noviembre de 2005. "**Actividades del Grupo de Inteligencia Artificial**", Jornadas de Ciencia y Tecnología de la UTN-FRBA – Bs. As. – Año 2001.

Curso intensivo de Inglés realizado en Boston, U.S.A., de un mes de duración, enero de 2001.

**Lenguajes de Programación:** Lenguaje C, Visual Basic, Visual Studio.NET, Assembly para microcontrolador 8051 y para microprocesadores 80x86, Programación en C para microcontroladores.

**Consultor de la Dirección en Centro de Formación Profesional N°402 (Florencio Varela) y N°403 (Berazategui)**, desde 2011.

**Aliasing S.A.** Junio de 2008 – octubre de 2011, **Presidente**.

Julio de 2005 – junio de 2008, **Socio Ingeniero de Desarrollo**.

Firma dedicada a desarrollos de productos de alta tecnología en las áreas de electromedicina y agrícola. Desarrollo de equipamiento de electromedicina aplicado a tratamientos de radioterapia para pacientes oncológicos.

**Skymec**, 2008 a junio de 2011, inversor y asesor de esta firma dedicada a desarrollo y producción de equipos mecatrónicos.

**D&E**, 2003-2005, Ingeniero de Desarrollo. Diseño, desarrollo y puesta en marcha de proyectos electrónicos.

**Ancla**, 1995 – 1998, armado de sensores electromagnéticos de proximidad.