

Formación académica

- **1998-2007**
Universidad Tecnológica Nacional F.R.B.A.
Titulo: Ingeniero Electrónico
- **1992-1997**
Escuela Técnica N°9 "Alejandro Volta"
Titulo: Técnico Electrónico.

Experiencia laboral

- **Marzo 2008 -**
Mitrol S.R.L.
Proyecto: Desarrollo de equipos de tramas E1. Desarrollo de cluster de DSP.
Programación en lenguaje C y assembler de softcores y DSPs de la familia 54X de Texas Instruments.
- **Febrero 2008**
Ecamec Tecnología
Proyecto: Diseño de PCB multicapa
- **Agosto 2006 –Febrero 2008**
ID Group
Proyecto: Control de acceso, Control de trazabilidad
Programación en C, Linux en plataforma ARM, desarrollo de placa con procesador ARM
- **Enero 2003 – Julio 2006**
Mitrol S.R.L.
Proyecto: Desarrollo de equipos de tramas E1.
Programación en lenguaje C y assembler de softcores y DSPs de la familia 54X de Texas Instruments.
Diseño de hardware y programación en VHDL.
- **Abril 2002 - Diciembre 2002**
Becario en el grupo de investigación de Microcontroladores y DSP en la UTN FRBA
Proyecto: Control de motores
Plataforma: DSP de la familia 24X de Texas Instruments

Docencia Universitaria

- Ayudante de la cátedra Técnicas digitales 1 UTN – FRBA (2008-)
- Ayudante de la cátedra Informática 1 UTN – FRBA (2010-)
- Docente del curso de complementación Introducción a DSP FI UBA (Segundo cuatrimestre 2011)
- Docente del curso de complementación Introducción a FPGA FI UBA (Segundo cuatrimestre 2011)

Publicaciones

- Bruno, J.; Atencio, J.; Gómez Martino, P., *Sniffer USB 2.0 (Full Speed)*. Design Forum 2008 - 4th Southern Conference on Programmable Logic, 2008. SPL '08. , vol., no., pp.91-96, 26-28 March. 2008.